

DARE



Autonomía Digital con RISC-V en Europa (Digital Autonomy with RISC-V in Europe - DARE) es un proyecto europeo de supercomputación a gran escala. DARE tiene como objetivo desarrollar prototipos de sistemas de HPC (computación de alto rendimiento) y de IA (inteligencia artificial) basados en chiplets de estándar industrial diseñados y desarrollados en la Unión Europea, utilizando las últimas tecnologías de silicio para lograr el máximo rendimiento y eficiencia energética.

Esta iniciativa de 3 años de duración, con 38 socios, un presupuesto de 240 millones de euros y el apoyo de EuroHPC, desarrollará una pila completa de computación para supercomputación, que incluirá procesadores de alto rendimiento y alta eficiencia energética diseñados y desarrollados en Europa. El proyecto DARE representa la primera fase de un programa europeo específico de Acuerdo de Colaboración Marco (FPA) para HPC, con una duración de más de 6 años.

Descripción:

El Barcelona Supercomputing Center (BSC) lidera el proyecto DARE y ofrece 53 puestos de ingeniería en todos los niveles de la pila de computación.

Los roles abiertos incluyen:

- Ingenieros/as en simulación de microarquitectura
- Desarrolladores/as de RTL
- Ingeniería de verificación
- Expertos/as en herramientas EDA
- Expertos/as en CI/CD
- Desarrolladores/as de software
- Diseñadores/as de bibliotecas computacionales
- Ingenieros/as de hardware para IA

Como parte de un equipo internacional, participaréis en el desarrollo fundamental de la próxima generación de supercomputadores europeos.

Vacantes DARE

Vacantes abiertas:

Aviso Importante: Las vacantes estarán abiertas hasta la fecha límite indicada. En caso de no poder acceder al enlace de una vacante, es posible que ya no estemos aceptando más candidaturas para esa posición.

- [System software developer - DARE \(RE1-2\)](#)
- [Accelerate climate applications through novel hardware \(RE2-3\)](#)
- [Vector unit for general purpose RISC-V processor - DARE \(RE3-T2\)](#)
- [Vector unit for general purpose RISC-V processor - DARE \(RE2\)](#)
- [Deputy Project Coordinator - DARE \(RE3-4\)](#)
- [Chiplet Pathfinding Coordinator - DARE \(RE3-4\)](#)
- [Research Engineer on agile simulation/SDV - DARE \(RE1-2\)](#)
- [Research Engineer on FPU - DARE \(RE3\)](#)
- [RAS Research Engineer on Resilience - DARE \(RE2\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [Pathfinding Activities coordinator - DARE \(RE3-4\)](#)
- [Research Engineer for high-performance vectorized libraries - DARE \(RE2\)](#)
- [Research Engineer for high-performance vectorized libraries - DARE \(RE2\)](#)
- [Research Engineer on AI-driven ISA extensions - DARE \(RE2\)](#)
- [Research Engineer on Automation and FPGA-cluster - DARE \(RE2\)](#)
- [Verification engineer for core level - DARE \(RE2-3\)](#)
- [Verification engineer for core level - DARE \(RE2-3\)](#)
- [Verification engineer for system level - DARE \(RE2-3\)](#)
- [Leading verification engineer - DARE \(RE3-T1\)](#)
- [Verification engineer for core level - DARE \(RE2\)](#)
- [LLVM Software Engineer - DARE \(RE1-2\)](#)

Vacantes cerradas:

- [Research Project Manager - DARE](#)
- [Global Project Manager - DARE](#)
- [LLVM Software Engineer - DARE \(RE1-2\)](#)
- [Innovation Officer for EU Projects - DARE](#)
- [Research Engineer - RTL OoO Core Development - DARE \(RE2\)](#)
- [Particle transport in urban environment - DARE \(R1\)](#)
- [Research Engineer - RTL OoO Core Development - DARE \(RE2\)](#)
- [Engineer on attached matrix extension - DARE \(RE2\)](#)
- [Research Engineer - RTL OoO Core Development - DARE \(RE2\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [Vector unit for general purpose RISC-V processor - DARE \(RE3\)](#)

Desarrollo del proceso de selección

Todas las candidaturas deberán ser presentadas a través de la página web del BSC y contener:

- Un CV completo en inglés, incluyendo detalles de contacto.
- Una carta de presentación/motivación con una declaración de interés en inglés, especificando claramente para qué área y temas específicos desea ser considerada la persona aplicante. También se deberá incluir dos contactos para referencias adicionales. Las solicitudes sin este documento no serán consideradas.

La selección se llevará a cabo a través del sistema de concurso-oposición. El proceso de selección cuenta con dos fases:

1. **Análisis del currículum:** evaluación de la experiencia previa y/o historial científico, título, formación y otra información profesional relevante para el puesto. - *40 puntos*
2. **Fase de entrevistas:** Las candidaturas mejor valoradas a nivel curricular serán invitadas a la fase de entrevistas, conducidas por el departamento correspondiente y por Recursos Humanos. En esta fase se evaluarán las competencias técnicas, conocimientos, habilidades y experiencia profesional vinculadas al puesto, así como las competencias personales requeridas. - *60 puntos*.

Cada proceso de selección cuenta con un **panel de selección**. Este panel estará compuesto por, como mínimo, tres personas, asegurando una representación de mujeres de 1/3, o de al menos el 25% de las personas del panel.

De acuerdo con los principios de OTM-R, se forma un panel de contratación con equilibrio de género para cada vacante al inicio del proceso. Después de revisar el contenido de las solicitudes, el panel comenzará las entrevistas, con al menos una entrevista técnica y una de competencias. Como mínimo, se realizará un cuestionario de personalidad, así como un ejercicio técnico durante el proceso.

El panel tomará una decisión final y todas las personas que hayan participado en la fase de entrevistas recibirán feedback con detalles sobre la aceptación o desestimación de su perfil.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on *11 Mar 2025 - 04:22*): <https://www.bsc.es/es/unete/oportunidades-de-excelencia-profesional/dare>