

## [Siesta: Recent developments and applications](#)

**URL:** <https://aip.scitation.org/doi/abs/10.1063/5.0005077>

**Authors:** [García, Alberto](#) / [Papior, Nick](#) / [Akhtar, Arsalan](#) / [Artacho, Emilio](#) / [Blum, Volker](#) / [Bosoni, Emanuele](#) / [Brandimarte, Pedro](#) / [Brandbyge, Mads](#) / [Cerdá, J.](#) / [Corsetti, Fabiano](#) / [Cuadrado, Ramón](#) / [Dikan, Vladimir](#) / [Ferrer, Jaime](#) / [Gale, Julian](#) / [García-Fernández, Pablo](#) / [García-Suárez, V.](#) / [García, Sandra](#) / [Huhs, Georg](#) / [Illera, Sergio](#) / [Korytár, Richard](#) / [Koval, Peter](#) / [Lebedeva, Irina](#) / [Lin, Lin](#) / [López-Tarifa, Pablo](#) / [Mayor, Sara](#) / [Mohr, Stephan](#) / [Ordejón, Pablo](#) / [Postnikov, Andrei](#) / [Pouillon, Yann](#) / [Pruneda, Miguel](#) / [Robles, Roberto](#) / [Sánchez-Portal, Daniel](#) / [Soler, Jose](#) / [Ullah, Rafi](#) / [Yu, Victor](#) / [Junquera, Javier](#)

**Research Lines:** [Ab-Initio Electronic Structure Methods](#)

**Publication:** [Siesta: Recent developments and applications](#)

**Volume / Number / Pagination:** 152 / 50 / 204108

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

---

**Source URL (retrieved on 26 Sep 2024 - 23:49):** <https://www.bsc.es/es/research-and-development/publications/siesta-recent-developments-and-applications>