

[Parallelizing Industrial Hard Real-Time Applications for the parMERASA Multicore](#)

URL: <http://doi.acm.org/10.1145/2910589>

Authors: [Ungerer, Theo](#) / [Bradatsch, Christian](#) / [Frieb, Martin](#) / [Kluge, Florian](#) / [Mische, Jörg](#) / [Stegmeier, Alexander](#) / [Jahr, Ralf](#) / [Gerdes, Mike](#) / [Zaykov, Pavel](#) / [Matusova, Lucie](#) / [Li, Zai](#) / [Petrov, Zlatko](#) / [Böddeker, Bert](#) / [Kehr, Sebastian](#) / [Regler, Hans](#) / [Hugl, Andreas](#) / [Rochange, Christine](#) / [Ozaktas, Haluk](#) / [Cassé, Hugues](#) / [Bonenfant, Armelle](#) / [Sainrat, Pascal](#) / [Lay, Nick](#) / [George, David](#) / [Broster, Ian](#) / [Quinones, Eduardo](#) / [Panic, Milos](#) / [Abella, Jaume](#) / [Hernández, Carles](#) / [Cazorla, Francisco](#) / [Uhrig, Sascha](#) / [Rohde, Mathias](#) / [Pyka, Arthur](#)

Publication: ACM Trans. Embed. Comput. Syst.

Place Published: New York, NY, USA

Volume / Number / Pagination: 15 / 3 / 53:1?53:27

Palabras clave: [hard real-time](#), [parallelisation](#), [real-time system architecture](#), [timing-analyzable](#), [timing-predictable multicore](#), [WCET analysis](#)

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 15 Jul 2024 - 07:11): <https://www.bsc.es/es/research-and-development/publications/parallelizing-industrial-hard-real-time-applications-the>