

## [Maleabilidad MPI basada en la eficiencia paralela](#)

**URL:** [https://www.jornadassarteco.org/js2023/documents/Agenda\\_Sarteco\\_2023\\_final.pdf](https://www.jornadassarteco.org/js2023/documents/Agenda_Sarteco_2023_final.pdf)

**Authors:** [Iserte, Sergio](#) / [Lopez, Victor](#) / [Garcia-Gasulla, Marta](#) / [Pena, Antonio](#)

**Research Lines:** [Message Passing Interface \(MPI\)](#)

**Publication:** XXXIII Jornadas de Paralelismo

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

---

**Source URL (retrieved on 25 Nov 2024 - 17:34):** <https://www.bsc.es/es/research-and-development/publications/maleabilidad-mpi-basada-en-la-eficiencia-paralela>