

[Papel destacado del BSC en HiPEAC18](#)



**HiPEAC
Conference 2018
22-24 January 2018
Manchester Central
hipeac.net/2018/manchester
#HiPEAC18**

Del 22 a 24 de enero, la [conferencia HiPEAC](#) reunirá en Manchester de nuevo las mejores mentes en arquitectura de la computación y compilación para ayudar a explotar el enorme potencial de los nuevos paradigmas computacionales, así como minimizar sus riesgos. Tres keynotes, 27 talleres, 8 tutoriales y 33 artículos tendrán lugar a lo largo de los tres días de la conferencia, y explorarán la tecnología detrás de todo, desde coches conectados hasta los supercomputadores de la próxima generación.

El Barcelona Supercomputing Center (BSC) se encuentra en el centro de este gran evento internacional. El número y variedad de talleres en los cuales investigadores del BSC están involucrados muestra la experiencia que tiene el centro en un amplio rango de áreas, des de arquitecturas heterogéneas de alto rendimiento hasta procesadores multinúcleo para movilidad inteligente.

Profesor Mateo Valero, director del BSC, cofundador y primer coordinador de HiPEAC, comentó: “La conferencia HiPEAC es un evento clave dentro del calendario de sistemas de la computación. Nuestra contribución demuestra que el BSC se encuentra en el corazón de esta vibrante comunidad, con sesiones keynote, talleres y tutoriales en temas como sistemas físicos y cibernéticos, computación exaescala y centros de datos”.

Entre los eventos protagonizados por investigadores del BSC se encuentran los siguientes:

22 de enero

- Keynote de Marc Casas en [WAPCO, Workshop on Approximate Computing](#)
- Keynote de Antonio Peña en el lanzamiento de la [Heterogeneity Alliance](#)
- Presentación oral por parte de Jaume Abella titulada “A Practical Methodology to Tightly Upperbound Contention in COTS Multicores” en el taller [SAFURE: Safety And Security By Design For Interconnected Mixed-Critical Cyber-Physical Systems workshop](#)
- Un tutorial impartido por Leonardo Bautista llamado [Easy and Efficient Multilevel Checkpointing for Extreme Scale Systems](#)

23 de enero

- [MCS: Integration of mixed-criticality subsystems on multi-core and manycore processors](#) – Francisco Cazorla presidirá la sesión y dará la presentación oral ‘Timing Modeling in Multicore Based Real-Time Systems: Early Estimations and Hardware Performance Monitor Support’
- [ExascaleHPC: the ExaNoDe, ExaNeSt, EcoScale, and EuroEXA projects](#) – Eduard Ayguadé, director del departamento de Ciencias de la computación del BSC, se encuentra en el comité organizador. Asimismo, Paul Carpenter dará una presentación oral sobre el proyecto EuroEXA y Babis Chaliós presentará el trabajo realizado durante el proyecto ExaNoDe.
- [HeLP-DC: Workshop on Heterogeneous and Low-Power Data Center technologies](#) – Antonio Peña realizará una charla con el título “Automatic Frequency Scaling for Embedded Co-processor Acceleration”

24 de enero

- [MULTIPROG: Programmability and Architectures for Heterogeneous Multicores](#) será co-organizado por Ferad Zyulkyarov y contiene una presentación de Martí Torrents sobre la utilización de recursos en una arquitectura desagregada de centro de datos.
- Xavier Martorell y Carlos Álvarez forman parte del comité del programa del taller [SHiP-CPS: Software/Hardware platforms for Cyber-Physical Systems](#). Dicho taller destaca el trabajo realizado en el proyecto AXIOM, en el cual el BSC participa.

HiPEAC18 también ofrecerá un servicio de soporte en cuanto a contratación llevado a cabo por Xavier Salazar del BSC, ayudando a las compañías a encontrar candidatos con habilidades técnicas para desarrollar los sistemas de computación del futuro. Por primera vez, la conferencia también tendrá un día dirigido a los estudiantes de ciencia, tecnología, ingeniería y matemáticas (STEM, por sus siglas en inglés) con el objetivo de preparar a la siguiente generación de científicos de la computación para garantizar una competitividad europea duradera.

Visite www.hipeac.net para más información sobre el proyecto.

Twitter: [@hipeac](https://twitter.com/hipeac)

LinkedIn: hipeac.net/linkedin

Sobre HiPEAC

Desde 2004, el proyecto HiPEAC (High Performance and Embedded Architecture and Compilation) ha proporcionado un *hub* a los investigadores europeos en sistemas de la computación; hoy, su red es la más grande de su tipo en el mundo, con más de 2000 especialistas. El proyecto ofrece formación, soporte a la movilidad y servicios de divulgación y contratación, así como numerosas oportunidades de *networking* a sus miembros. La última generación del proyecto, HiPEAC 5, empezó el 1 de diciembre de 2017 y está formada por 13 socios, liderado por la Universidad de Gante. Está financiado por el programa de innovación e

investigación de la Unión Europea H2020, bajo el convenio no. 779656.

HiPEAC organiza cuatro eventos de *networking* al año: la conferencia HiPEAC, dos Computing Systems Week y una escuela de verano. La conferencia atrae a aproximadamente 600 participantes, y en la edición del 2018 se ha organizado desde la Universidad de Manchester. Las siguientes organizaciones han apoyado de manera generosa la conferencia: Arm, DeepMind, Atos, Samsung, AXIOM, Barco, dividiti, Embedded Computing Specialists, Kaleao, Polly Labs, Springer, Sundance, SYSGO, Thales y Think Silicon.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 13 Ago 2024 - 09:15): <https://www.bsc.es/es/noticias/noticias-del-bsc/papel-destacado-del-bsc-en-hipeac18>