

El BSC presenta tecnologías europeas del futuro en la conferencia HIPEAC20



**HiPEAC
Conference 2020
20-22 January 2020
Bologna Polo Congressuale**

Desde el 20 al 22 de enero en Bolonia, la conferencia HiPEAC de este año se centra en las tecnologías innovadoras y europeas que incluyen los sistemas informáticos desde el “edge” hasta el “cloud”. En total, este año esta conferencia cuenta con tres conferencias magistrales plenarias, 24 talleres y 13 tutoriales, así como tres sesiones con pósters.

Los investigadores del Barcelona Supercomputing Center (BSC) forman una parte central de la red HiPEAC, que cuenta con alrededor de 2.000 expertos. Una vez más tienen un papel destacado en este importante evento internacional, que tiene lugar cada año.

Como se refleja en los proyectos De-RISC, EPI y MEEP, el BSC defiende las arquitecturas de hardware en abierto, con una serie de presentaciones sobre este tema.

Los siguientes eventos cuentan con investigadores del BSC:

Lunes, 20 de enero de 2020

- **MULTIPROG:** Taller sobre programabilidad y arquitecturas para computación heterogénea, organizado por [Oscar Palomar](#)

- **[EuroExaScale](#): Taller sobre HPC Exascale europeo**
 - La arquitectura Arm en HPC: desde teléfonos móviles hasta Top500, [Filippo Mantovani](#)
 - Los avances de EPEEC hacia la productividad de la programación para la heterogeneidad a gran escala, [Leonel Toledo](#)
- **[Heterogeneity Alliance](#): trabajando para la futura generación de computación heterogénea**
 - Grupos de trabajo: alcance, proyectos y desafíos futuros: WG1 IDE / SDK, [Jorge Ejarque](#)

Martes, 21 de enero de 2020

- **[Taller sobre Sistemas Críticos Mixtos](#): CPS de inteligencia artificial fiable en desarrollo continuo**, organizado por [Francisco J. Cazorla](#)

Francisco presentará una charla titulada "Bibliotecas de aprendizaje profundo en sistemas integrados críticos" y presidirá la sesión sobre "RISCV en sistemas críticos: oportunidades y desafíos"

- **[Taller Eurolab4HPC sobre HPC en Europa](#)**
 - [Paul Carpenter](#) presentará la hoja de ruta de Eurolab4HPC, la Eurolab4HPC Vision
- **[Sesión industrial Eurolab4HPC sobre hardware en código abierto](#)**
 - De EPI a LOCA: las perspectivas del Barcelona Supercomputing Center en el desarrollo de hardware abierto, [John Davis](#), BSC, Director de la iniciativa LOCA
- **[NG-RES](#): Taller sobre sistemas embebidos en tiempo real de próxima generación:**

Taller sobre sistemas embebidos en tiempo real de próxima generación, [Jaume Abella](#) y [Francisco J. Cazorla](#) están en el comité del programa

Miércoles, 22 de enero de 2020

[David Trilla](#) presentará un póster sobre el proyecto De-RISC

- **[WAICA](#): Taller sobre Inteligencia Artificial y Arquitectura de computadores**, organizado por [Marisa Gil](#)
 - Sanem Arslan presentará 'FPGA Volt: un acelerador DNN de baja potencia basado en FPGA a través de subvoltaje agresivo', parte del proyecto LEGaTO coordinado por BSC

Primeros pasos hacia un microprocesador de alto rendimiento hecho en Europa

Presentadores: [Mauro Olivieri](#), [Filippo Mantovani](#)

Una vez más, HiPEAC2020 también contará con el soporte de reclutamiento personalizado de HiPEAC proporcionado por [Xavier Salazar](#), que da soporte a empresas para encontrar candidatos. Además, será el anfitrión del día de estudiantes STEM el martes 21 de enero, que contará con la asistencia de alrededor de 100 estudiantes.

Para más información, visite el sitio web de HiPEAC:

<https://www.hipeac.net/2020/bologna>

#HiPEAC20

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 14 Jul 2024 - 15:10): <https://www.bsc.es/es/noticias/noticias-del-bsc/el-bsc-presenta-tecnolog%C3%ADas-europeas-del-futuro-en-la-conferencia-hipeac20>