

## Dieciséis tecnologías del BSC en el Innovation Radar del Digital Day 2018

El Innovation Radar de la Comisión Europea tiene como objetivo identificar innovaciones e innovadores con alto potencial en el marco de los proyectos financiados por la CE, ayudando a maximizar los resultados del dinero público invertido en investigación.



Dieciséis tecnologías innovadoras desarrolladas en el Barcelona Supercomputing Center-Centro Nacional de Supercomputación (BSC) y financiadas por la Comisión Europea (CE) serán publicadas en el [Innovation Radar](#) para celebrar el [Digital Day 2018](#) en Bruselas. Las innovaciones, que han sido identificados por expertos independientes, incluyen un amplio rango de áreas como la computación de baja potencia, el análisis big data, el internet de las cosas o la energía eólica.

El Innovation Radar de la CE, que se lanzó inicialmente como un piloto el 2014, tiene como objetivo identificar innovaciones e innovadores con alto potencial en el marco de los proyectos financiados por la CE, ayudando a maximizar los resultados del dinero público invertido en investigación. Las innovaciones son clasificadas según su madurez usando las siguientes categorías:

- **Exploración** se refiere a innovaciones en fases tempranas en cuanto a madurez tecnológica, pero con altos niveles de compromiso por parte de las organizaciones que la desarrollan.
- **Compromiso** incluye innovaciones con ideas concretas y orientadas a un mercado, que se consideran avanzadas en cuanto a preparación de mercado, pero que su tecnología necesita más desarrollo.
- **Creación** se refiere a innovaciones en que se considera que están avanzadas en cuanto a madurez tecnológica, pero aún se necesita más desarrollo para convertirse en productos o servicios para el mercado.
- **Optimización** es la categoría para innovaciones preparadas para el mercado, que están tecnológicamente maduras y que el consorcio del proyecto está comprometido con llevarlas al mercado.

Las innovaciones seleccionadas del BSC, que se encuentran enumeradas debajo, fueron desarrolladas por equipos de los departamentos de Computer Science, CASE y Operaciones del BSC como parte de 10 proyectos europeos.

## Exploración

- Hardware designs for time-randomised multicore/manycore processors for safety-critical systems (aviación, espacial, ferroviario, automovilístico)

Proyecto FP7: [PROXIMA](#)

- Highly scalable Material Science Simulation Codes  
Proyecto H2020: [MaX](#)
- IoT Security  
Proyecto FP7: [COMPOSE](#)
- iServe  
Proyecto FP7: [COMPOSE](#)
- Platform prototype and SDS tools  
Proyecto H2020: [IOSTACK](#)
- Software Defined Storage Services for Big Data Analytics  
Proyecto H2020: [IOSTACK](#)
- Simulation Code Optimisation and Scaling  
Proyecto H2020: [MaX](#)

## Compromiso

- Framework for below-Vdd and 3D integration  
Proyecto FP7: [ParaDIME](#)
- Power-estimator for heterogeneous CPU architectures  
Proyecto FP7: [ParaDIME](#)
- Interoperability between programming models used in HPC  
Proyecto H2020: [INTERTWINE](#)
- Programming model and tools

Proyecto H2020: [AXIOM](#)

- Vortex Bladeless SL: Parallel multi-code coupling Fluid-Structure Interaction

Proyecto H2020: [PRACE-4IP](#)

## Creación

- Customer-Specific Performance Analysis for Parallel Codes  
Proyecto H2020: [POP](#)
- HPC ARM-based development tools ecosystem  
Proyecto FP7: [Mont-Blanc 2](#)
- IOStack Toolkit  
Proyecto H2020: [IOSTACK](#)
- Pre-Competitive Procurement (PCP) for energy efficient High Performance Computing (HPC) systems  
Proyecto FP7: [PRACE-3IP](#)

**Source URL (retrieved on 16 Sep 2024 - 07:55):** <https://www.bsc.es/es/noticias/noticias-del-bsc/diecis%C3%A9is-tecnolog%C3%ADas-del-bsc-en-el-innovation-radar-del-digital-day-2018>