

Cinco artículos del BSC aceptados para el DAC 2018

Los artículos abarcan temas relacionados con multinúcleos y sistemas de criticidad mixta, que se están convirtiendo de cada vez más importantes en sectores claves como en la industria automovilística.



DESIGN
AUTOMATION
CONFERENCE

Este año, cinco artículos del grupo Computer Architecture – Operating Systems (CAOS) del BSC han sido aceptados para presentarse en el [DAC 2018](#), que tendrá lugar en San Francisco del 24 al 28 de Junio.

La conferencia Design Automation Conference (DAC), es el principal simposio de automatización de diseño y sistemas electrónicos, y la conferencia de arquitectura de la computación más longeva, celebrando este año su 55 edición. Cada año, existe una importante competición para conseguir publicar los mejores trabajos de investigación en este prestigioso evento. DAC tiene una puntuación de A+ en la clasificación de conferencias de [GII-GRIN-SCIE \(GGS\)](#), y se trata de una de las conferencias seleccionadas – de un total de ocho – en los cuales los artículos publicados son elegibles para el HiPEAC Paper Award.

[Francisco J. Cazorla](#), líder del [grupo CAOS](#) del BSC, comenta “Tener tantos artículos aceptados al DAC es un reflejo del trabajo excelente que se está llevando a cabo en el BSC. Es particularmente satisfactorio ver que los primeros autores de tres de los cinco artículos son mujeres, mostrando nuestros esfuerzos para combatir la desigualdad de género en este campo están dando sus frutos”

Los artículos abarcan temas relacionados con multinúcleos y sistemas de criticidad mixta, que se están convirtiendo de cada vez más importantes en sectores claves como en la industria automovilística. La lista completa es la siguiente:

- ‘Modelling Multicore Contention on the AURIX(TM) TC27x’

Autores del BSC: Enrique Díaz, Enrico Mezzetti, Leonidas Kosmidis, Jaume Abella, Francisco J. Cazorla

- ‘Measurement-Based Cache Representativeness on Multipath Programs’

Autores del BSC: Suzana Milutinovic, Jaume Abella, Enrico Mezzetti and Francisco J. Cazorla

- ‘Brook Auto: High-Level Certification-Friendly Programming for GPU-powered Automotive Systems’

Autores de BSC/UPC: Matina Maria Trompouki, Leonidas Kosmidis

- ‘Cache Side-Channel Attacks and Time-Predictability in High-Performance Critical Real-Time Systems’

Autores del BSC: David Trilla, Carles Hernández, Jaume Abella and Francisco J. Cazorla

- Response-Time Analysis of DAG Tasks Supporting Heterogeneous Computing

Autores del BSC: Maria Aston, Eduardo Quiñones

Más información sobre el grupo CAOS puede encontrarse en la [página web de CAOS](#).

Para saber más sobre las labores del BSC para combatir la desigualdad de género en la computación accede al [Plan de igualdad de género y diversidad](#).

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 17 Mar 2025 - 09:36): <https://www.bsc.es/es/noticias/noticias-del-bsc/cinco-art%C3%ADculos-del-bsc-aceptados-para-el-dac-2018>