

## Workshop Final SyeC 2017

### PROGRAMA

#### **Martes 25 de abril, Sala de Grados de la Facultad de Informática**

12:00 Conferencia de Mateo Valero

Título: From Classical to Runtime-aware Architectures Abstract: En esta charla se presentará la investigación que se realiza en el marco del ERC RoMoL (Riding on Moore's Law), orientadas al diseño de los chips del futuro, y la gran iniciativa europea para desarrollar microprocesadores y supercomputadores europeos, liderada por el BSC, a la que hemos denominado "Airbus de la Supercomputación". En la parte final de la charla se presentará la convergencia entre la Inteligencia Artificial y la Supercomputación, con el diseño de chips específicos para mejorar las aplicaciones de la IA, realizados por Google, IBM, Intel y Nvidia, así como el desarrollo de computadores neuromórficos de IBM o ARM, y temas de investigación relacionados con los futuros computadores cuánticos.

13:30 Comida

15:30 Reunión SyeC plenaria I: retos científicos, computacionales y de datos

- Alberto Garcia (Institut de Ciencia de Materials de Barcelona ICMAB-CSIC): área SyeC Ciencia de los Materiales
- Gustavo Yepes (Grupo de Astrofísica, UAM): área SyeC Astrofísica

17:00 Café / Sesión de pósters (resultados programa movilidad SyeC)

- José Enrique Adsuara, UV José Manuel Herruzo, U. Málaga
- Carlos Garcia y Guillermo Borella, UCM - Juan Carlos Saez, UCM
- Fernando Carto y Daniel Chaver, UCM - Daniel Chaver, UCM
- Ivan Perez, UC
- Luis Costero, UCM

17:45 Reunión SyeC plenaria II: retos científicos, computacionales y de datos

- Francisco Doblas Reyes (Dep. Ciencias de la Tierra, BSC-CNS): área SyeC Ciencias de la Tierra
- Javier Jiménez-Sendín (Laboratorio de Mecánica de Fluidos Computacional, UPM): área SyeC Ingeniería

21:00 Cena

**Miércoles 26 de abril, Aula Multiusos (planta baja) de la Facultad de Físicas.**

9:00 Conferencia de Ulises Cortés

Título: Artificial Intelligence for HPC (AI4HPC) Abstract: En esta charla se presenta un repaso a las promesas y realidades del uso del HPC para ampliar las capacidades de los algoritmos propios de la Inteligencia Artificial (IA) y su impacto científico, económico y social. Además de plantear la pregunta de como beneficia la IA al estado de la HPC. Se dará noticia de las actividades de investigación en el BSC en las líneas de AI4HPC y HPC4AI.

9:45 Sesión I: CoE H2020 - Centros actuales I

- ESiWACE - Excellence in SIMulation of Weather and Climate in Europe. Kim Serradell (Dep. Ciencias de la Tierra, BSC-CNS).
- E-CAM - An e-infrastructure for software, training and consultancy in simulation and modelling - Ignacio Pagonabarraga (Dep. de Física UB, director del CECAM, Lausanne).
- MaX - Materials design at the eXascale. Pablo Ordejon (Institut Català de Nanociència i Nanotecnologia, ICN2, CSIC-UAB) ? NoMaD - The Novel Materials Discovery Laboratory. José M. Cela (Departamento CASE, BSC-CNS)
- EoCoE - Energy oriented Centre of Excellence for computer applications. José M. Cela (Departamento CASE, BSC-CNS)
- POP - Performance Optimisation and Productivity Eduard Ayguade (Departamento Computer Sciences, BSC-CNS)

11:15 Café

11:45 Sesión II: CoE H2020 - Centros actuales II

- BioExcel - Centre of Excellence for Biomolecular Research. Rosa M. Badia (Departamento Computer Sciences, BSC-CNS)
- CompBioMed - Centre of Excellence in Computational Biomedicine. José M. Cela (Departamento CASE, BSC-CNS)
- COEGSS - Center of Excellence for Global Systems Science. Francisco Javier Nieto De Santos (Atos)

12:30 Sesión III: Panagiotis Tsarchopoulos (UE). High-Performance Computing Research in Europe

- General discussion and opportunities

13:30 Comida final del workshop

**Más información [aquí](#).**

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

---

**Source URL (retrieved on 27 Abr 2025 - 11:22):** <https://www.bsc.es/es/news/events/workshop-final-syec-2017>