

DARE



Autonomia Digital amb RISC-V a Europa (Digital Autonomy with RISC-V in Europe - DARE) és un projecte europeu de supercomputació a gran escala. DARE té com a objectiu desenvolupar prototips de sistemes HPC (computació d'alt rendiment) i d'IA (intel·ligència artificial) basats en chiplets estàndard de la indústria dissenyats i desenvolupats a la Unió Europea, utilitzant les tecnologies de silici més avançades per aconseguir el màxim rendiment i eficiència energètica.

Aquesta iniciativa de 3 anys de durada, amb 38 socis, un pressupost de 240 milions d'euros i el suport d'EuroHPC, desenvoluparà una pila de computació completa per a supercomputació, que inclourà processadors d'alt rendiment i alta eficiència energètica dissenyats i desenvolupats a Europa. El projecte DARE representa la primera fase d'un programa europeu específic de l'Acord de Col·laboració Marc (FPA) per a HPC, amb una durada superior als 6 anys.

Descripció:

El Barcelona Supercomputing Center (BSC) lidera el projecte DARE i ofereix 53 llocs d'enginyeria en tots els nivells de la pila de computació.

Els llocs disponibles inclouen:

- Enginyers/es en simulació de microarquitectura
- Desenvolupadors/es de RTL
- Enginyeria de verificació
- Experts/es en eines EDA
- Experts/es en CI/CD
- Desenvolupadors/es de programari
- Dissenyadors/es de biblioteques computacionals
- Enginyers/es de maquinari per a IA

Com a part d'un equip internacional, participareu en el desenvolupament de la propera generació de superordinadors europeus.

Vacants DARE

Vacants obertes:

Avís Important: Les vacants estaran obertes fins a la data límit indicada. En cas de no poder accedir a l'enllaç d'una vacants, és possible que ja no estiguem acceptant més candidatures per a aquesta posició.

- [System software developer - DARE \(RE1-2\)](#)
- [Accelerate climate applications through novel hardware \(RE2-3\)](#)
- [Vector unit for general purpose RISC-V processor - DARE \(RE2\)](#)
- [Deputy Project Coordinator - DARE \(RE3-4\)](#)
- [Chiplet Pathfinding Coordinator - DARE \(RE3-4\)](#)
- [Research Engineer on agile simulation/SDV - DARE \(RE1-2\)](#)
- [Research Engineer on FPU - DARE \(RE3\)](#)
- [RAS Research Engineer on Resilience - DARE \(RE2\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [Pathfinding Activities coordinator - DARE \(RE3-4\)](#)
- [Research Engineer for high-performance vectorized libraries - DARE \(RE2\)](#)
- [Research Engineer for high-performance vectorized libraries - DARE \(RE2\)](#)
- [Research Engineer on AI-driven ISA extensions - DARE \(RE2\)](#)
- [Research Engineer on Automation and FPGA-cluster - DARE \(RE2\)](#)
- [Verification engineer for core level - DARE \(RE2-3\)](#)
- [Verification engineer for system level - DARE \(RE2-3\)](#)
- [Leading verification engineer - DARE \(RE3-T1\)](#)
- [Verification engineer for core level - DARE \(RE2\)](#)

[?](#)

Vacants tancades:

- [Research Project Manager - DARE](#)
- [Global Project Manager - DARE](#)
- [LLVM Software Engineer - DARE \(RE1-2\)](#)

- [Research Engineer - RTL OoO Core Development - DARE \(RE2\)](#)
- [Innovation Officer for EU Projects - DARE](#)
- [Particle transport in urban environment - DARE \(R1\)](#)
- [Research Engineer - RTL OoO Core Development - DARE \(RE2\)](#)
- [Engineer on attached matrix extension - DARE \(RE2\)](#)
- [Research Engineer - RTL OoO Core Development - DARE \(RE2\)](#)
- [VPU RTL Design Engineer - DARE \(RE2-3\)](#)
- [Vector unit for general purpose RISC-V processor - DARE \(RE3\)](#)
- [LLVM Software Engineer - DARE \(RE1-2\)](#)
- [Vector unit for general purpose RISC-V processor - DARE \(RE3-T1\)](#)
- [VPU RTL Design Engineer - DARE \(RE2\)](#)
- [Verification engineer for core level - DARE \(RE3\)](#)

Desenvolupament del procés de selecció

Totes les candidatures hauran de ser presentades a través de la pàgina web del BSC i contenir:

- Un CV complet en anglès, incloent-hi detalls de contacte.
- Una carta de presentació/motivació amb una declaració d'interès en anglès, especificant clarament per a quina àrea i temes específics desitja ser considerada la persona aplicant. També s'hauran d'incloure dos contactes per referències addicionals. Les sol·licituds sense aquest document no seran considerades.

La selecció es durà a terme a través del sistema de concurs-oposició. El procés de selecció compta amb dues fases:

1. **Anàlisi del currículum:** avaluació de l'experiència prèvia i/o historial científic, títol, formació i altra informació professional rellevant per al lloc. - *40 punts*.
2. **Fase d'entrevistes:** Les candidatures millor valorades a nivell curricular seran convidades a la fase d'entrevistes, conduïdes pel departament corresponent i per Recursos Humans. En aquesta fase s'avaluaran les competències tècniques, coneixements, habilitats i experiència professional vinculades al lloc, així com les competències personals requerides. - *60 punts*.

Cada procés de selecció compta amb un **panell de selecció**. Aquest panell estarà compost per, com a mínim, tres persones, assegurant una representació de dones d'1/3, o d'almenys el 25% de les persones del panell.

D'acord amb els principis de l'OTM-R, es forma un panell de contractació amb equilibri de gènere per a cada vacant a l'inici del procés. Després de revisar el contingut de les sol·licituds, el panell començarà les entrevistes, amb almenys una entrevista tècnica i una de competències. Com a mínim, es realitzarà un qüestionari de personalitat, així com un exercici tècnic durant el procés.

El panell prendrà una decisió final i totes les persones que hagin participat en la fase d'entrevistes rebran feedback amb detalls sobre l'acceptació o desestimació del seu perfil.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 31 Mar 2025 - 10:58): <https://www.bsc.es/ca/uneix-te/oportunitats-dexcel%C2%B71%C3%A8ncia-professional/dare>