

## **GPFPGA: entorno para la generación automática de códigos HDL portables entre FPGAs**

**URL:** <http://jraconf.org/JCRA2010/>

**Authors:** [Jiménez, Daniel](#) / [Sánchez, Raul](#) / [Álvarez, Carlos](#) / [Morillo-Pozo, Julian](#) / [Cabrera, Daniel](#) / [Martorell, Xavier](#) / [Aiguade, Eduard](#)

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

---

**Source URL (retrieved on 28 set 2024 - 16:04):** <https://www.bsc.es/ca/research-and-development/publications/gpfpga-entorno-para-la-generaci%C3%B3n-autom%C3%A1tica-de-c%C3%B3digos-hdl>