

[Inici](#) > LABORATORIO ZETTAESCALA: DESARROLLO DE UN LABORATORIO DE LAS TECNOLOGÍAS NECESARIAS, HARDWARE Y SOFTWARE, PARA LA GENERACIÓN DE PROTOTIPADOS BASADOS EN TECNOLOGÍA RISC-V PARA LLEGAR A LA ZETTAESCALA

LABORATORIO ZETTAESCALA: DESARROLLO DE UN LABORATORIO DE LAS TECNOLOGÍAS NECESARIAS, HARDWARE Y SOFTWARE, PARA LA GENERACIÓN DE PROTOTIPADOS BASADOS EN TECNOLOGÍA RISC-V PARA LLEGAR A LA ZETTAESCALA

Description

Esta actuación tiene como objetivo principal realizar los desarrollos necesarios que permitan diseñar prototipos de nuevas generaciones de procesadores y aceleradores basados en los diseños actuales de EPI. Estos desarrollos permitirán que su siguiente evolución posterior pueda fabricarse usando tecnologías que acerquen sus prestaciones a la de los procesadores y aceleradores disponibles actualmente en el mercado. Este diseño hardware tiene que ir acompañado de los desarrollos necesarios a nivel de entornos de compilación y ejecución que permitan sacar el máximo rendimiento y uso de recursos, entre ellos, eficiencia energética. La propuesta de actuación permitirá al BSC-CNS continuar con el liderazgo en el diseño de prototipos de chips de altas prestaciones que puedan ser su incorporados en los futuros superordenadores europeos, entre ellos el propio MareNostrum 6, y entretejer un tejido académico que permita a España ser un país líder en el diseño de chips de altas prestaciones en distintos ámbitos de aplicación industrial, como por ejemplo IoT (Internet of Things) o vehículos autónomos. En este contexto se buscará la posterior colaboración público-privada en la medida de lo posible, para iniciar colaboraciones tanto en el ámbito del desarrollo como de la posterior realización de chips que se basen en los prototipos desarrollados, y siempre de manera estanca y perimetrada en cuanto a la dedicación de recursos, de manera que en el caso de detectarse ulteriores colaboraciones los sujetos de las mismas no sean en ningún caso beneficiarios ni directos ni indirectos de las ayudas propuestas en la presente memoria.

Financiado por la Unión Europea-NextGenerationEU

REGAGE22e00058408992

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 13 jul 2024 - 23:30): <https://www.bsc.es/ca/research-and-development/projects/laboratorio-zettaescala-desarrollo-de-un-laboratorio-de-las>