

[Inici](#) > HP2C-DT: Gemelo digital de alta precisión habilitado por computador de altas prestaciones para aplicaciones de sistema eléctrico modernas

[HP2C-DT: Gemelo digital de alta precisión habilitado por computador de altas prestaciones para aplicaciones de sistema eléctrico modernas](#)

Description

En primer lugar, el consorcio quiere destacar el alto grado de integración entre los dos subproyectos. Su coordinación es estrictamente necesaria para lograr el objetivo de diseñar un HP2C-DT.

UPC y BSC han identificado la oportunidad de utilizar HPC como una tecnología habilitadora clave, especialmente para acelerar una gran cantidad de simulaciones, ejecutar muchas de ellas en paralelo y procesar grandes cantidades de datos capturados por los sensores de la red. Al combinar la simulación de ingeniería eléctrica y las técnicas de análisis de sistemas existentes (aportadas por UPC) y las capacidades computacionales de HPC y las técnicas de orquestación asociadas (aportadas por BSC), el desarrollo del HP2C-DT puede conducir a resultados muy interesantes.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 19 nov 2024 - 17:40): <https://www.bsc.es/ca/research-and-development/projects/hp2c-dt-gemelo-digital-de-alta-precisi%C3%B3n-habilitado-por-computador>