

Paper destacat del BSC a HiPEAC18

**HiPEAC
Conference 2018**
22-24 January 2018
Manchester Central
hipeac.net/2018/manchester
#HiPEAC18

Del 22 a 24 de gener, la [conferència HiPEAC](#) reunirà a Manchester de nou les ments més brillants en arquitectura de la computació i compilació per ajudar a explotar l'enorme potencial dels nous paradigmes computacionals, així com minimitzar els seus riscos. Tres keynotes, 27 tallers, 8 tutorials i 33 articles tindran lloc al llarg dels tres dies de la conferència, i exploraran la tecnologia que hi ha darrere, des de cotxes connectats fins a superordinadors de la pròxima generació.

El Barcelona Supercomputing Center (BSC) es troba en el centre d'aquest gran esdeveniment internacional. El nombre i varietat de tallers en els quals investigadors del BSC estan involucrats mostra la experiència del centre en un ampli rang d'àrees, des de arquitectures heterogènies d'alt rendiment fins a processadors multinúcli per a mobilitat intel·ligent.

Professor Mateo Valero, director del BSC, co-fundador i primer coordinador de HiPEAC, va comentar: “La conferència HiPEAC és un esdeveniment clau dins del calendari de sistemes de la computació. La nostra contribució demostra que el BSC es troba en el cor d'aquesta vibrant comunitat, amb sessions keynote, tallers i tutorials en temes com els sistemes físics i cibernètics, la computació exaescala i els centres de dades”.

D'entre els esdeveniments protagonitzats per investigadors del BSC trobem els següents:

22 de Gener

- Keynote de Marc Casas en [WAPCO, the Workshop on Approximate Computing](#)
- Keynote d'Antonio Peña en el llançament de l'[Heterogeneity Alliance](#)
- Presentació oral per part de Jaume Abella titulada “A Practical Methodology to Tightly Upperbound Contention in COTS Multicores” en el taller [SAFURE: Safety And Security By Design For Interconnected Mixed-Critical Cyber-Physical Systems workshop](#)
- Un tutorial impartit per Leonardo Bautista titulat [Easy and Efficient Multilevel Checkpointing for Extreme Scale Systems](#)

23 de Gener

- [MCS: Integration of mixed-criticality subsystems on multi-core and manycore processors](#) – Francisco Cazorla presidirà la sessió i donarà la presentació oral ‘Timing Modeling in Multicore Based Real-Time Systems: Early Estimations and Hardware Performance Monitor Support’
- [ExascaleHPC: the ExaNoDe, ExaNeSt, EcoScale, and EuroEXA projects](#): Eduard Ayguadé, director del departament de Ciències de la Computació del BSC, es troba en el comitè organitzador. Així mateix, Paul Carpenter realitzarà una presentació oral sobre el projecte EuroEXA i Babis Chaliós presentarà el treball realitzat durant el projecte ExaNoDe.
- [HeLP-DC: Workshop on Heterogeneous and Low-Power Data Center technologies](#) –Antonio Peña realitzarà una xerrada sota el títol “Automatic Frequency Scaling for Embedded Co-processor Acceleration”

24 de Gener

- [MULTIPROG: Programmability and Architectures for Heterogeneous Multicores](#) serà co-organitzat per Ferad Zyulkyarov i conté una presentació de Martí Torrents sobre la utilització de recursos en la arquitectura desagregada d'un centre de dades.
- Xavier Martorell i Carlos Álvarez formen part del comitè del programa del taller [SHiP-CPS: Software/Hardware platforms for Cyber-Physical Systems](#). Aquest taller destaca la feina realitzada en el projecte AXIOM, en el qual el BSC participa.

HiPEAC18 també oferirà el seu servei de suport en quant a contractació dut a terme per el Xavier Salazar del BSC, ajudant a les empreses a trobar candidats amb habilitats tècniques per a desenvolupar els sistemes de computació del futur. Per primer cop, la conferència també tindrà un dia dirigit als estudiants de ciència, tecnologia, enginyeria i matemàtiques (STEM, per les seves sigles amb anglès) amb l'objectiu de preparar la següent generació de científics de la computació per a garantir una competitivitat europea duradera.

Visiti www.hipeac.net per a més informació sobre el projecte.

Twitter: [@hipeac](https://twitter.com/hipeac)

LinkedIn: hipeac.net/linkedin

Sobre HiPEAC

Des de 2004, el projecte HiPEAC (High Performance and Embedded Architecture and Compilation) ha proporcionat un *hub* als investigadors europeus en sistemes de la computació; avui, la seva xarxa és la més gran del seu tipus en el món, amb més de 2000 especialistes. El projecte ofereix formació, suport a la mobilitat i serveis de divulgació i contractació, així com nombroses oportunitats de networking als seus membres. L'última generació del projecte, HiPEAC 5, va començar l'1 de desembre del 2018 i està formada per a 13 socis, liderat per la Universitat de Gant. Està finançat per el programa d'innovació i investigació de la Unió Europea H2020, sota el conveni no. 779656.

HiPEAC organitza quatre esdeveniments de networking a l'any: la conferència HiPEAC, dos Computing Systems Week y una escola d'estiu. La conferència atrau aproximadament a 600 participants, i en la edició del 2018 s'ha organitzat des de la Universitat de Manchester. Les següents organitzacions han recolzat de manera generosa la conferència: Arm, DeepMind, Atos, Samsung, AXIOM, Barco, dividiti, Embedded Computing Specialists, Kaleao, Polly Labs, Springer, Sundance, SYSGO, Thales i Think Silicon.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 16 set 2024 - 18:15): <https://www.bsc.es/ca/noticies/noticies-del-bsc/paper-destacat-del-bsc-hipeac18>