

[Mateo Valero a l'ICT: cap a l'Airbus de l'HPC](#)

El director del BSC fa una crida a fer un esforç coordinat per aconseguir un supercomputador Exascale europeu durant la sessió plenària "HPC i el futur de la computació" en el marc de la conferència ICT 2018.



Avui, Mateo Valero, director del Barcelona Supercomputing Center-Centro Nacional de Supercomputación (BSC), ha demanat un esforç sostingut i coordinat per aconseguir un supercomputador europeu Exascale, posant especial èmfasi en el desenvolupament de processadors i acceleradors europeus. Valero ha realitzat aquesta petició durant la sessió plenària titulada "[HPC i el futur de la computació](#)" en el marc de la conferència [ICT 2018](#) que té lloc del 4 al 6 de desembre a Viena. La sessió ha abordat la posició d'Europa respecte al HPC, una tecnologia que és essencial per resoldre els desafiaments per a la ciència, la indústria i la societat en general.

Junt a Mateo Valero es trobava la comissària europea Mariya Gabriel, responsable de de digital single market i de la investigació i innovació de les TIC. Ambdós van participar en una taula rodona on diversos experts van destacar la importància de consolidar l'ecosistema de supercomputació europea i desenvolupar tecnologia domèstica europea en la carrera cap a les supercomputadores Exascale. La Comissionada Gabriel va presentar la recent creació de [EuroHPC Joint Undertaking](#) (JU) que ajudarà a implementar una infraestructura de supercomputació de classe mundial a Europa i un ecosistema d'innovació competitiva en tecnologies, aplicacions i habilitats de supercomputació.

"Europa va en la direcció correcta amb EuroHPC i s'ha de mantenir a llarg termini. El BSC dona suport totalment a aquesta iniciativa i farà tot el possible perquè sigui un èxit", va assegurar Valero, indicant que s'ha fet molt des de la presentació que va fer en a l'ICT 2015 a Lisboa, on ja va destacar la importància del desenvolupament de la tecnologia europea d'HPC.

En aquest sentit, també ha fet incís en què l'esforç per al disseny del xip HPC ha de continuar per garantir la seguretat i la competitivitat de la UE. Hauria d'incloure solucions de codi obert com les basades en RISC-V de l'[European processor initiative](#) (EPI), que té com a objectiu co-dissenyar, desenvolupar i portar al mercat un microprocessador europeu de baix consum.

Sobre ICT

L'[ICT2018](#) està organitzat per la Comissió Europea i té lloc a Viena del 4 al 6 de desembre de 2018. Aquest esdeveniment de recerca i innovació se centra en les prioritats de la Unió Europea en la transformació digital de la societat i la indústria, i és la oportunitat per a les persones implicades en aquesta transformació de compartir la seva experiència i visió d'Europa en l'era digital.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 15 jul 2024 - 06:16): <https://www.bsc.es/ca/noticies/noticies-del-bsc/mateo-valero-l%E2%80%99ict-cap-lairbus-de-l%E2%80%99hpc>