

El BSC presenta tecnologies europees de futur en la conferència HIPEAC20



**HiPEAC
Conference 2020
20-22 January 2020
Bologna Polo Congressuale**

Des del 20 a el 22 de gener a Bolonya, la [conferència HiPEAC](#) d'enguany se centra en les tecnologies innovadores i europees que inclouen els sistemes informàtics des de l'*edge* fins al *cloud*. Enguany aquesta conferència compta amb tres conferències magistrals plenàries, 24 tallers i 13 tutorials, així com tres sessions amb pòsters.

Els investigadors del Barcelona Supercomputing Center (BSC) formen una part central de la xarxa HiPEAC, que compta amb uns 2.000 membres. Un cop més tenen un paper destacat en aquest important esdeveniment internacional, que té lloc cada any.

Com es reflecteix als projectes [De-RISC](#), [EPI](#) i Meep, el BSC defensa les arquitectures de maquinari en obert, amb una sèrie de presentacions sobre aquest tema.

Els següents esdeveniments compten amb investigadors de l'BSC:

Dilluns, 20 de gener 2020

- [MULTIPROG](#): Taller sobre programabilitat i arquitectures per a computació heterogènia, organitzat per [Oscar Palomar](#)
- [EuroExaScale](#): Taller sobre HPC Exascale europeu

- L'arquitectura Arm en HPC: des telèfons mòbils fins al Top500, [Filippo Mantovani](#)
- Els avanços de EPEEC cap a la productivitat de la programació per l'heterogeneïtat a gran escala, [Antonio J. Peña](#)
- [Heterogeneity Alliance](#): treballant per a la futura generació de computació heterogènia
- Grups de treball: abast, projectes i desafiaments futurs: WG1 IDE / SDK, [Jorge Ejarque](#)

Dimarts, 21 de gener 2020

- [Taller sobre Sistemes Crítics Mixtes](#): CPS d'intel·ligència artificial fiable en desenvolupament continu, organitzat per [Francisco J. Cazorla](#)

Francisco presentarà una xerrada titulada "Biblioteques d'aprenentatge profund en sistemes integrats crítics" i presidirà la sessió sobre "RISCV en sistemes crítics: oportunitats i desafiaments"

- [Taller Eurolab4HPC sobre HPC en Europa](#)
- [Paul Carpenter](#) presentarà la fulla de ruta de Eurolab4HPC, la Eurolab4HPC Vision
- [Sessió industrial Eurolab4HPC sobre maquinari en codi obert](#)
 - De EPI a LOCA: les perspectives de el Barcelona Supercomputing Center al desenvolupament de maquinari obert, [John Davis](#), BSC, director de la iniciativa LOCA
- NG-RES: Taller sobre sistemes encastats en temps real de pròxima generació, [Jaume Abella](#) i Francisco J. Cazorla estan al comitè de programa

Dimecres, 22 de gener 2020

[David Trilla](#) presentarà un pòster sobre el projecte De-RISC

WAICA: Taller sobre Intel·ligència Artificial i Arquitectura de computadors, organitzat per Marisa Gil

[Sanem Arslan](#) presentarà 'FPGAVolt: un accelerador DNN de baixa potència basat en FPGA', part del projecte Legato, coordinat pel BSC

Els primers avenços passos cap a un microprocessador d'alt rendiment fet a Europa

Presentadors: [Mauro Olivieri](#), [Filippo Mantovani](#)

Un cop més, HiPEAC2020 presentarà el servei personalitzat de HiPEAC proporcionat pel Xavier Salazar, que dóna suport a empreses per a trobar candidats. El dimarts 21 de gener, ell serà l'amfitrió del dia d'estudiants STEM, que comptarà amb l'assistència de prop de 100 estudiants.

Per a més informació, visiteu el web del projecte europeu HiPEAC:

<https://www.hipeac.net/2020/bologna>

#HiPEAC20

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 19 Mar 2025 - 16:39): <https://www.bsc.es/ca/noticies/noticies-del-bsc/el-bsc-presenta-tecnologies-europees-de-futur-en-la-confer%C3%A8ncia-hipeac20>