

[Destacada presència del BSC a la conferència europea RISC-V Summit 2024](#)

RISC-V Summit Europe se celebra a Munic del dilluns 24 al divendres 28 de juny



El BSC ha avançat en la investigació de tecnologies de codi obert basades en RISC-V al camp de la supercomputació. En particular, el seu objectiu és enfortir l'ecosistema a les àrees de semiconductors i supercomputació aprofitant el seu enfocament de codisseny de programari i maquinari pels seus desenvolupaments científics. L'objectiu final és arribar a la societat proporcionant solucions innovadores per a dur a terme aplicacions científiques.

A mesura que les tecnologies RISC-V segueixen madurant, el BSC manté el compromís amb la comunitat europea de RISC-V com a membre de la comunitat de RISC-V International. L'any passat, el centre va acollir la primera edició de la conferència europea RISC-V Summit Europe a Barcelona. Aquest any també estarà present amb un estand a l'exposició a la conferència europea de RISC V Summit 2024, on els visitants podran conèixer més sobre el centre, les iniciatives i tecnologies de RISC-V@BSC de la mà dels nostres investigadors. A més, dilluns participaran als grups de treball tècnics que només són per a membres i, el divendres 28 de juny, el BSC coorganitza l'esdeveniment titulat "1st Open-Source RISC-V Software Workshop".

“Estic contenta de veure que cada any el BSC té cada vegada més presència en aquest esdeveniment. Això serveix per establir relacions amb la comunitat de RISC-V, conèixer més sobre l’entorn i el mercat, i també ressaltar els resultats de la recerca del BSC relacionada amb RISC-V”, diu Teresa Cervero, investigadora del BSC i membre del Comitè Directiu de RISC-V. També va ser organitzadora local de l’edició RISC-V Summit Europe 2023.

Finalment, el BSC ha compilat un [catàleg de tecnologies RISC-V](#) que recopila les tecnologies i iniciatives en què participen els investigadors del BSC.

El programa general amb participació del BSC es pot resumir a la taula següent:

Expert	Sessió	Hora	Ubicació
<u>Dimarts, 25 de juny</u>			
Sergi Alcaide	SafeGantana: A Lockstep In-Order RISC-V Core	Breaks	Poster A-09
Leonidas Kosmidis	METASAT Platform: High Performance Space Processing for Institutional Missions Using Multicore, GPU and AI Accelerators	Breaks	Poster C-11
<u>Dimecres, 26 de juny</u>			
Teresa Cervero	RISC-V@BSC: Fostering RISC-V strategy in the EU through Research, Innovation & Education	16:15	Plenary
Ramon Canal	Vitamin-V: Expanding Open-Source RISC-V Cloud Environments	16:30	Plenary
Teresa Cervero	Panel: How can Europe engage more in RISC-V?	17:15	Plenary
<u>Dijous, 27 de juny</u>			
Marc Grau	Platform Orchestration with a RISC-V Tiny Controller	Breaks	Poster C-09
Leonidas Kosmidis	RADLER: RISC-V Autonomous Driving LLevel four hardware/software co-design	Breaks	Poster D-07
Filippo Mantovani	EPAC prototype demo	TBC	Demo Day

Divendres, 28 de
juny

Ramon Canal,
Aaron Call

[1st Open-Source RISC-V Software Workshop](#)

9 -17h Side Event

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 13 nov 2024 - 09:31): <https://www.bsc.es/ca/noticies/noticies-del-bsc/destacada-pres%C3%A8ncia-del-bsc-la-confer%C3%A8ncia-europea-risc-v-summit-2024>