

[BSC i Xilinx col·laboren en un tutorial per a facilitar l'ús dels acceleradors](#)



El passat 12 y 13 de febrer, el Barcelona Supercomputing Center-Centro Nacional de Supercomputación (BSC) i Xilinx van dur a terme el tutorial ““field-programmable gate array (FPGA)” sobre el model de programació OmpSs@FPGA i l'eina Vivado HLS. Amb l'objectiu de mostrar coneixaments de programació en FPGAs als assistents al curs, el tutorial va tenir lloc gràcies a la financiació de projectes europeus com [EPEEC](#), [EuroEXA](#) and [LEGaTO](#).

“Amb el nostre programa universitari, Xilinx està ajudant a formar joves investigadors a obtenir el màxim rendiment dels acceleradors FPGA, que són cada vegada més comuns en les aplicacions computacionals de gran volum de dades com, per exemple, en la seqüenciació del genoma”, afirma Cathal McCabe, responsable del programa Xilinx University per a Europa, Orient Mitjà i Àfrica. “Estem molt contents de poder col·laborar en aquest tutorial i conèixer la gran tasca que realitza el BSC.”

“Desenvolupat durant el projecte [AXIOM](#), OmpSs@FPGA és un cas d'èxit”, explica [Xavier Martorell](#), líder del grup de recerca en models de programació del BSC. “Hem realitzat una serie de tutorials d'aquesta

tecnologia. És molt gratificant veure que aquesta tecnologia segueix millorant i que, gràcies a ella, la programació d'arquitectures heterogènies resulta més fàcil en projectes com EPEEC, EuroEXA and LEGaTO, finançats per a la Unió Europea.”

A diferència d'altres tecnologies, OmpSs@FPGA permet a programadors emprar múltiples processadors i acceleradors a la vegada amb l'objectiu d'obtenir millors resultats en matèria d'eficiència. Gràcies a la seva interfície simple, el temps de programar sistemes FPGA – que pot ser bastant complex – pot reduir-se de forma considerable.

El tutorial és un més de la sèrie sobre OmpS@FPGA, que ha dut a terme gràcies a projectes europeus incloent [els que ja van tenir lloc a Barcelona](#) i [durant la reunió del projecte EuroExa](#) a Atenes al 2018.

Barcelona Supercomputing Center - Centro Nacional de Supercomputación

Source URL (retrieved on 15 jul 2024 - 06:02): <https://www.bsc.es/ca/noticies/noticies-del-bsc/bsc-i-xilinx-col%C2%B7laboren-en-un-tutorial-facilitar-l%E2%80%99%C3%BA-s-dels-acceleradors>